|  |  |
| --- | --- |
| essg | Escola Secundária de Sebastião da Gama |
| Sistemas Digitais e Arquitetura de Computadores – Módulo 3 |
| Ano 10º - Turma N |
| Prof. Carlos Pereira |

*Exercício 2 Revisões*

***Circuitos lógicos combinatórios***

***Multiplexador 8/1***

**Nome 1**

**Nome 2**

**Data: xx/01/2018**

## Exercício

Desenvolve um circuito (Multiplexer 8/1).

Suponha que temos 8 linhas, C0, C1, C2 e C3…….., que devem ser multiplexadas numa única linha, Saída (f).

As 8 linhas de entrada também são conhecidas como entradas de dados. Uma vez que existem 8 entradas, precisamos de 3 (porque 23=8) entradas adicionais para o multiplexador, conhecidas como Seletores, para selecionar qual das entradas deve aparecer na saída. Chame a essas linhas selecionadas A e B ……. .

## Tabela de verdade e Expressão booleana

Expressão Booleana e tabela de verdade.

## Circuito lógico

Coloca aqui a imagem do circuito lógico desenvolvido no LOGISIM.